



INŽENJERA ELEKTROTEHNIKE

PULA, 5. - 7. LISTOPADA 2017.

RASPORED PREDAVANJA I DOGAĐANJA

SRIJEDA, 04.10.2017.

18:00 - 20:00 PRIJAVA SUDIONIKA

ČETVRTAK, 05.10.2017.

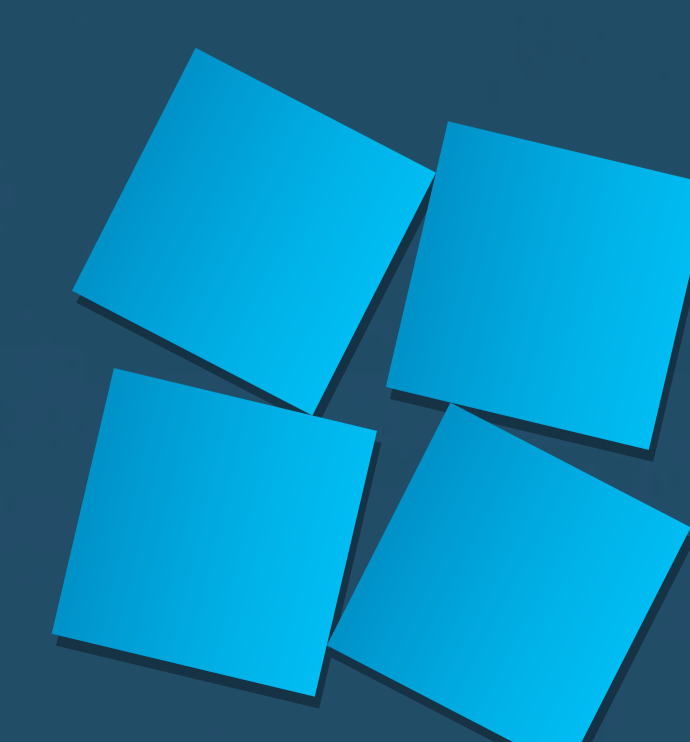
- 08:00 - 10:00 PRIJAVA SUDIONIKA
- 10:00 - 12:00 SVEČANO OTVARANJE
- 12:00 - 12:45 Damir Karavidović – Novi operator distribucijskog sustava za novi sustav i vrijeme
- 12:45 - 13:30 Stjepan Car – Mogućnosti i značaj povećanja energetske učinkovitosti elektromotornih pogona
- 13:30 - 14:15 Marko Delimar - Novi sveučilišni studijski programi iz elektrotehnike i srodnih polja
- 14:15 - 15:30 PAUZA ZA RUČAK
- 15:30 - 16:30 OKRUGLI STOL - Problematika elektrotehničke struke u svjetlu primjena novih zakonskih okvira
- 16:30 - 17:30 Poster sekcija
- 17:00 - 18:00 Domjenak s izlagačima u predvorju ispred kongresne dvorane
- 20:30 DOMJENAK

PETAK, 06.10.2017.

- 08:00 - 09:00 PRIJAVA SUDIONIKA
- 09:00 - 09:45 Renata Dončević – Centralizirano upravljanje objektima, primjer hotelskog kompleksa
- 09:45 - 10:30 Emil Prpić – Koncept integralnog centralnog nadzornog sustava na primjeru hotelskog resorta
- 10:30 - 11:00 Zdenko Tonković – Sadašnje stanje distribucijske problematike u svijetu
- 11:00 - 11:15 Pauza
- 11:15 - 12:00 Srđan Skok – Promišljanja o elektroenergetskoj strategiji RH
- 12:00 - 12:15 Siemens d.d. – Zlatni sponzor – Simocode motor management sustavi – Ivan Vrbanić
- 12:15 - 13:00 Vladimir Žuti – Pregled propisa u području elektroničkih komunikacija
- 13:00 - 13:45 Ivica Gavrančić – Protueksplozijska zaštita – stručna i moralna odgovornost
- 13:45 - 15:00 PAUZA ZA RUČAK
- 15:00 - 16:00 OKRUGLI STOL – Izazovi i primjena BIM-a
- 20:30 SVEČANO ZATVARANJE , SVEČANA VEČERA

SUBOTA, 07.10.2017.

- 09:00 Polazak ispred hotela Park Plaza Histria sa autobusima i vodičima
- 09:45 Dolazak u firmu INFOBIP - stručni obilazak
- 10:45 Vožnja za Rovinj
- 11:15 Dolazak u Rovinj, šetnja i obilazak sa stručnim vodičima
- 12:45 Polazak za Stanciju Buršić
- 13:15 Tradicionalni ručak
- 15:00 Polazak za hotel
- 15:45 Dolazak u hotel



HRVATSKA
KOMORA
INŽENJERA
ELEKTROTEHNIKE